401253926 A OCT 1989

(54) LEAD FRAME OF SEMICONDUCTOR DEVICE

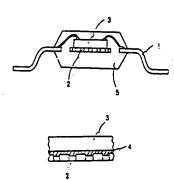
(11) 1-253926 (A) (43) 11.10.1989 (19) JP (11) Appl. No. 63-81317 (22) 4.4.1988 (71) MITSUI TOATSU CHEM INC (72) YUJI OKITSU

(51) Int. Cl⁴. H01L21/52,H01L23/50

PURPOSE: To prevent cracks in a semiconductor tank from being generated by providing an opening penetrating into a semiconductor element mounting

part.

CONSTITUTION: A lead frame 1 has an opening 2 penetrating into a semiconductor element mounting part and a sealing resin 5 in melted status flows into this opening 2 and produces a reinforced anchor effect after curing when performing sealing the semiconductor device for example by transfer molding. Also, an adhesive 4 used when fixing an element to the lead frame when mounting a semiconductor element 3 flows partially from the surface and the sealing resin is well adhered to the flown adhesive. It prevents a gap from being generated along with anchor effect.



THIS PAGE BLANK (USPTO)

9日本国特許庁(JP)

⑩特許出願公開

⑩ 公 開 特 許 公 報 (A) 平1-253926

®Int. Cl.⁴

識別記号

庁内整理番号

④公開 平成1年(1989)10月11日

H 01 L 21/52 23/50 A-8728-5F U-7735-5F

審査請求 未請求 請求項の数 1 (全3頁)

公発明の名称 半導体装置のリードフレーム

②特 願 昭63-81317

②出 願 昭63(1988)4月4日

⑰発明者 興津 雄

東京都杉並区浜田山1-33-27

D出 願 人 三井東圧化学株式会社 東京都千代田区霞が関3丁目2番5号

明細

1. 発明の名称

半導体装置のリードフレーム

- 2. 特許請求の範囲
- (1) 樹脂對止される半導体装置のリードフレーム において、半導体素子搭載部に貫通する閉口部を 設けたことを特徴とする半導体装置のリードフレ ーム。
- 3. 発明の詳細な説明

(産業上の利用分野)

本発明は、樹脂封止される半導体装置に使用されるリードフレームに関するものである。

〔従来の技術〕

従来、樹脂封止される半導体装置に使用されるリードフレームは、半導体素子を搭載する側の一郎に銀メッキ等を施したもので、板厚が 0.1~0.3mmの 4.2アロイ、銅ステンレススチール等が用いられている。

(発明が解決しようとする課題)

一方、半導体チップの高集積化が進み、それに

律いチップサイズが大型化してきた。またパッケージの形状は基板への高密度実装化、表面実装化に伴い、チップの大型化とは逆にフラットパッケージに見られる如く小型化・確型化の傾向にある。このため従来の針止樹脂では見られなかった不良現象が派生するようになった。

表面実装化に伴いパッケージそのものが半田裕温度にさらされるため、パッケージ内の水分が急激に膨張し、パッケージにクラックといった破壊現象を引き起こし、半導体の耐湿性を低下させ、 ひいては信観性を低下させる原因となっている。

これは、リードフレームの半導体素子を搭載する部分の裏側の面が平坦であり、封止樹脂と接着 しにくくなっており、一方で、封止樹脂とリードフレームの熱膨張係数が異なるため、加熱冷却に 住う膨張収縮によって、リードフレームの裏側の 面と封止樹脂の接着面に隙間が生じ、この隙間に 外部から浸入した水分が凝縮し、半田浴温度で急 液に膨張するためと考えられている。

本発明の目的は、前記の欠点を解決する封止樹

脳との接着性に使れた半導体装置のリードフレー ムを提供するものである。

(課題を解決するための手段).

本発明者は種々検討した結果、樹脂封止される 半準体装置のリードフレームにおいて、半準体素 子搭載部に貫通する隣口部を設けたものが、半田 谷におけるクラックの発生防止に有効であること を見出し、本発明に達した。

すなわち、本発明は樹脂封止される半導体装置 のリードフレームにおいて、半導体素子搭載部に 貫通する閉口部を設けたことを特徴とする半導体 装置のリードフレームである。

以下に本発明を図面を参照しながら詳細に説明 する

第1図は本発明のリードフレームを使用した半 導体装置の断面図、第2図は半導体業子とリード フレームの接着部分の拡大図である。同図で本発 明になるリードフレーム1は、半導体素子搭載部 に貫通する閉口部2を有するものである。半導体 装置を例えばトランスファー成形で封止する場合 、溶融状態にある封止樹脂 5 がこの閉口部 2 に流入し、硬化後は強固なアンカー効果を発揮する。 又、半導体素子 3 の搭載に際し、素子をリードフレームに固定する際使用する接着剤 4 が一部表面から流入しており、封止樹脂は流入した接着剤と良く接着するため、前述のアンカー効果と相まって削減の障間の発生を防止するのに有効である。 (家施例)

は験用の 100ピンフラットバッケージ (20mm× 30mm× 2.5mm、半導体素子搭載部10.5mm×10.5mm) 用リードフレームの半導体素子搭載部に直径 0.6mmの 1.5mmピッチで49個の閉口部を設けた。エポキシ系級ベースト (ケミタイト 東芝ケミカル舗製)を用いて常法により試験用素子 (9.5mm× 9.5mm)を搭載し、エポキシ系の封止樹脂を用いて、トランスファー成形 (180℃、30kg/cml、3分間)し、180℃で6時間後硬化してサンプルを得た。

(比較例)

閉口部を設けない以外は実施例と同様にして比

・較サンプルを得た。

試験結果を第1表に示す。

第1虫

	*! V.P.S テスト結果
実施例	0 / 20
比較例	15/20

* 1. サンプルパッケージを 121で 2 気圧のプレッシャークッカーテスターに24時間保ち、ただちに 215でのフロリナート (住友 3 M FC-70) に投入し、クラックの発生数を数える。15/20は20個のサンプル中、15個にクラックが発生したことを示す。

(発明の効果)

実施例及び比較例にて説明した如く、本発明に

よる半導体装置のリードフレームは、封止樹脂との接着性に優れ、半田浴においてクラックの発生を防止するに有効であり、特に集積度の高い半導体あるいはフラットパッケージの如き小型・薄型の半導体装置に用いた場合、優れた信観性を得ることが出来、工業的に有益な発明である。

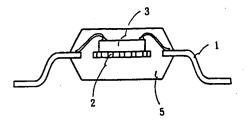
4. 関面の簡単な説明

第1図は本発明のリードフレームを使用した半 導体装置のリードフレームの断面図、第2図は第 1図の部分拡大図である。図において、各番号は つぎのとおりである。

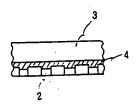
- 1 ------ 本発明のリードフレーム
- 2 ------半導体素子搭載部の閉口部
- 3 坐道佐壶子
- 4 ------ 接着剂
- 5 ------ 封止樹脂

特許出職人 三井東圧化学株式会社

第1図



第2页



THIS PAGE BLANK (USPTO)